

(11)Publication number:

2001-045352

(43) Date of publication of application: 16.02.2001

(51)Int.CI.

H04N 5/225

H04N 5/272

(21)Application number: 11-213938

3039

(71)Applicant: SONY CORP

(22)Date of filing:

28.07.1999

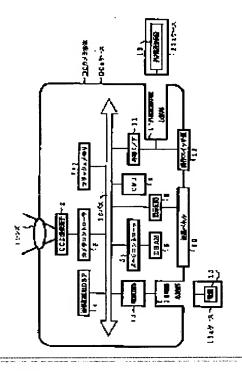
(72)Inventor: NAGAI HIROYUKI

(54) DIGITAL CAMERA DEVICE

(57)Abstract:

PROBLEM TO BE SOLVED: To provide a digital camera device compositing photographic image data with background image data, and for using much more background image data than those in the conventional manner.

SOLUTION: This digital camera device is provided with a camera main body DC equipped with a photographic image data storing means 6 for temporarily storing photographic image data and a background image data storing means 7a for storing one or plural first background image data and an outside storing means 13 mounted on the camera main body DC so as to be freely attachable and detachable for storing one or plural second background image data, and for storing composite picture data obtained by compositing the photographic image data stored in the photographic image data storing means or the background image data selected from among one or plural first background image data and one or plural second background image data with the photographic image data stored in the photographic image data storing means.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号 特開2001-45352 (P2001-45352A)

(43)公開日 平成13年2月16日(2001.2.16)

(51) Int.Cl.7

證別記号

FΙ

テーマコート*(参考)

H04N 5/225

5/272

H04N

Z 5C022

5/225 5/272

5 C O 2 3

審査請求 未請求 請求項の数3 OL (全 13 頁)

(21)出願番号

特願平11-213938

(22) 出願日

平成11年7月28日(1999.7.28)

(71)出願人 000002185

ソニー株式会社

東京都品川区北品川6丁目7番35号

(72)発明者 永井 広行

東京都品川区北品川6丁目7番35号 ソニ

一株式会 社内

(74)代理人 100080883

弁理士 松隈 秀盛

Fターム(参考) 50022 AA13 AB68 AC31 AC42 AC69

AC73 AC78

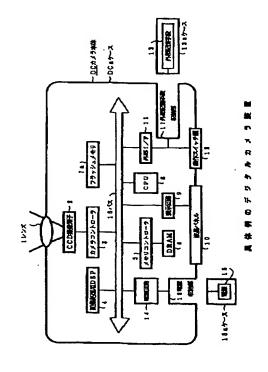
50023 AA11 AA16 CA01 DA04

(54) 【発明の名称】 デジタルカメラ装置

(57)【要約】

【課題】 撮影画像データと背景画像データとを合成す ることのできるデジタルカメラ装置において、従来例と 比べて、より多くの背景画像データを利用することので きるものを得る。

【解決手段】 撮影画像データを一時的に記憶する撮影 画像データ記憶手段6及び1若しくは複数の第1の背景 画像データを記憶する背景画像データ記憶手段7aを備 えるカメラ本体DCと、そのカメラ本体DCに着脱自在 に装着され、1若しくは複数の第2の背景画像データを 記憶すると共に、撮影画像データ記憶手段に記憶されて いる撮影画像データ又は1若しくは複数の第1の背景画 像データ及び1若しくは複数の第2の背景画像データの うちから選択された背景画像データと撮影画像データ記 憶手段に記憶されている撮影画像データとの合成画像デ ータが記憶される外部記憶手段13とを有する。



【特許請求の範囲】

【請求項1】 被写体像を電気信号に変換する撮像索子、該撮像素子よりの電気信号から撮影画像データを生成する画像処理手段、該画像処理手段によって生成された撮影画像データを一時的に記憶する撮影画像データ記憶手段及び1若しくは複数の第1の背景画像データを記憶する背景画像データ記憶手段を備えるカメラ本体と、該カメラ本体に着脱自在に装着され、1若しくは複数の第2の背景画像データを記憶すると共に、上記撮影画像データ記憶手段に記憶されている撮影画像データ又は上 10記1若しくは複数の第1の背景画像データ及び上記1若しくは複数の第2の背景画像データ及び上記1若しくは複数の第2の背景画像データのうちから選択された背景画像データと上記撮影画像データ記憶手段に記憶されている撮影画像データとの合成画像データが記憶される外部記憶手段と、

上記カメラ本体自体に又はその外部に設けられ、上記撮影画像データ記憶手段に記憶されている撮影画像データの画像又は上記 1 若しくは複数の第 1 の背景画像データ及び上記 1 若しくは複数の第 2 の背景画像データのうちから選択された背景画像データと上記撮影画像データ記 20 憶手段に記憶されている撮影画像データとの合成画像データの画像を表示する表示手段とを有することを特徴とするデジタルカメラ装置。

【請求項2】 被写体像を電気信号に変換する撮像素子、該撮像素子よりの電気信号から撮影画像データを生成する画像処理手段、該画像処理手段によって生成された撮影画像データを一時的に記憶する第1の画像データを記憶手段、1若しくは複数の第1の背景画像データを記憶する背景画像データ記憶手段及び画像データを一時的に記憶する第2の画像データ記憶手段を備えるカメラ本 30 体と、

該カメラ本体に着脱自在に装着され、上記第2の画像データ記憶手段に転送される1若しくは複数の第2の背景画像データを記憶すると共に、上記撮影画像データ記憶手段に記憶されている撮影画像データ又は上記1若しくは複数の第1の背景画像データ及び上記1若しくは複数の第2の背景画像データのうちから選択された背景画像データと上記撮影画像データ記憶手段に記憶されている撮影画像データとの合成画像データが記憶される外部記憶手段と、

Ì

上記カメラ本体自体に又はその外部に設けられ、上記撮影画像データ記憶手段に記憶されている撮影画像データの画像又は上記1若しくは複数の第1の背景画像データ及び上記1若しくは複数の第2の背景画像データのうちから選択された背景画像データと上記撮影画像データ記憶手段に記憶されている撮影画像データとの合成画像データの画像を表示する表示手段とを有することを特徴とするデジタルカメラ装置。

【請求項3】 被写体像を電気信号に変換する撮像索 路、10は液晶パネルで、表示回路9に供給される画像子、該撮像素子よりの電気信号から撮影画像データを生 50 データに基づいて、液晶パネル10を駆動して、その画

成する画像処理手段及び該画像処理手段によって生成された撮影画像データを一時的に記憶する撮影画像データ 記憶手段を備えるカメラ本体と、

該カメラ本体に着脱自在に装着され、1若しくは複数の背景画像データを記憶すると共に、上記撮影画像データ記憶手段に記憶されている撮影画像データ又は上記1若しくは複数の背景画像データから選択された背景画像データと上記撮影画像データ記憶手段に記憶されている撮影画像データとの合成画像データが記憶される外部記憶手段と、

上記カメラ本体自体に又はその外部に設けられ、上記撮影画像データ記憶手段に記憶されている撮影画像データの画像又は上記1若しくは複数の背景画像データのうちから選択された背景画像データと上記撮影画像データ記憶手段に記憶されている撮影画像データとの合成画像データの画像を表示する表示手段とを有することを特徴とするデジタルカメラ装置。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、撮影画像データと 背景画像データとを合成するようにしたデジタルカメラ 装置に関する。

[0002]

【従来の技術】以下に、従来例のデジタルカメラ装置を説明する。先ず、図5を参照して、従来例のデジタルカメラ装置の回路を説明する。DCはカメラ本体を示し、DCaはカメラ本体DCのケースを示す。1はレンズ、2はCCD(電荷結合素子)撮像素子で、被写体よりの光をレンズ1によって集束して、CCD撮像素子2の撮像面上に焦点を結ばせて、その撮像面上に被写体像を形成する。3はカメラコントローラで、CCD撮像素子2を制御すると共に、CCD撮像素子2からの、被写体像に基づく電気信号をバス16に供給する。4は画像処理用DSP(デジタルシグナルプロセッサ)で、バス16を介して、カメラコントローラ3から供給された電気信号の補正処理を行って、画像データを生成して、その画像データをバス16に供給する。

【0003】5はメモリコントローラ、6は画像データを一時的に記憶するDRAM(ダイナミックランダムアクセスメモリ)で、DRAM6へのバス16からのデータの書込み及びDRAM6からのデータの読出し(読出されたデータはバス16に供給される)が、メモリコントローラ5によって制御される。7aはフラッシュメモリで、マスク撮影のための、1又は複数の背景画像データが記憶されている。

【0004】8はCPU(中央処理装置)で、バス16を介して、カメラ本体DCの各部及び後述する外部記憶手段(フラッシュメモリ)13を制御する。9は表示回路、10は液晶パネルで、表示回路9に供給される画像データに基づいて、液晶パネル10を駆動して、その画

像データの画像を液晶パネル10に表示させる。11は 外部インターフェースで、CPU8と、操作スイッチ類 12及び外部記憶手段(フラッシュメモリ)13との間 で、情報の交換を行う。

【0005】操作スイッチ類12は、図6に示すよう に、カメラ本体DCのケースDCaの上面にそれぞれ設 けられたパワーオンオフスイッチ (スライドスイッチ) 12a及びシャッタスイッチ(押釦スイッチ)12b、 カメラ本体DCのケースDCaの正面にそれぞれ設けら れた撮影/再生切換えスイッチ(スライドスイッチ)1 10 2 c、背景画像データ切換えスイッチ (押釦スイッチ) 12d、再生順送りキースイッチ12e及び再生逆送り キースイッチ12fより構成される。

【0006】13は、例えば、フラッシュメモリからな る外部記憶手段で、そのケース13aが、カメラ本体D CのケースDCaに設けられた外部記憶手段収納部17 内に着脱自在に装着されて、外部インターフェース11 及びバス16を通じて、CPU8に接続される。この外 部記憶手段13には、撮影画像データ並びに撮影画像デ ータ及び背景画像データの合成画像データが記憶され る。

【0007】15は一次電池、二次電池等からなる電源 で、そのケース15aが、カメラ本体DCのケースDC aに設けられた電源収納部18に着脱自在に装着され て、電源回路14に接続される。電源回路14は、バス 16に接続されており、電源15から直流電圧に基づい て、安定した所定の電圧の直流電圧を出力して、カメラ 本体DCの各部に供給する。

【0008】次に、このデジタルカメラ装置の動作を説 明する。先ず、通常撮影の場合の動作を説明する。図6 30 のパワーオンオフスイッチ12aをオンにした後に、図 6の背景画像データ切換えスイッチ12dを押して、背 景なし(通常撮影)を選択する。レンズ1を被写体に向 けると、レンズ1からの入射光が、カメラコントローラ 3によって制御されるCCD撮像素子2の撮像面上に焦 点を結び、その撮像面上に被写体像が形成される。CC D撮像素子2では、その被写体像が電気信号に変換さ れ、その電気信号はカメラコントローラ3及びバス16 を通じて、画像処理用DSP4に供給されて補正処理が 行われて撮影画像データが生成される。画像処理用DS P4からの撮影画像データは、バス16及びメモリコン トローラ5を通じて、そのメモリコントローラ5によっ て制御されるDRAM6に1時的に記憶される。DRA M6に記憶された撮影画像データは読出され、メモリコ ントローラ5、バス16及び表示回路9を通じて液晶パ ネル10に供給されて、その被写体の画像が表示され

【0009】ユーザは液晶パネル10に表示される被写 体の画像を見ながら、図6のシャッタスイッチ12bを 押すと、シャッタスイッチ12bが押されたときにDR 50 ルカメラ装置では、マスク撮影のためにフラッシュメモ

AM6に記憶されている画像データが読出され、メモリ コントローラ5、バス16及び外部インターフェース1 1を通じて、外部記憶手段(フラッシュメモリ)13に 供給されて記憶される。

【0010】次に、マスク撮影の場合の動作を説明す る。先ず、図6のパワーオンオフスイッチ12aをオン にする。フラッシュメモリ7aは、M(=1、2、3、 ………)個の背景画像データを記憶している。その背景 バターンは、例えば、図7bに示すような背景画像のデ ータである。背景画像データ切換えスイッチ(押釦スイ ッチ) 12 dを押すと、その度に、図2Aに示すよう に、背景なし(通常撮影)及びM個の背景画像データ 1、2、3、………、Mから1個の背景画像データが 切換えられる。そとで、M個の背景画像データから1個 の背景画像を選択する。レンズ1を被写体に向けると、 DRAM6から読出された画像データ(その撮影画像を 図7 aに示す)と、フラッシュメモリ3から読出された 背景画像データ(その背景画像を図7bに示す)とが、 表示回路9において合成され、その表示回路9の駆動に 20 よって、液晶パネル10に図7cに示す合成画像が表示 される。

【0011】画像データ及び背景データの各1画面分 を、例えば、1600×1200ドットで構成するもの とする。1ドットは赤、緑及び青の3色素から構成さ れ、それぞれ輝度レベルとして、デジタル値00h~F Fh (但し、hは16進を表す)を取るものとする。R =00h、G=00h、B=00hのとき、そのドット を透明色と定義する。表示回路9において、例えば、図 7bの半楕円を境界線とし、DRAM6に記憶されてい る撮像画像aの画像データでは、境界線の外側の部分の ドットを、R=00h、G=00h、B=00hに置換 し、フラッシュメモリ7aに記憶されている選択された 背景画像bの画像データでは、境界線の内側の部分のド ットを、R=00h、G=00h、B=00hに置換し て、これら撮影画像データ及び背景画像データが合成さ れる。その合成画像データの合成画像は、図7cに示す 如くなる。この合成画像データは、液晶パネル10に供 給されて、その合成画像が表示される。

【0012】ユーザは液晶パネル10に表示される合成 画像を見ながら、シャッタスイッチ12bを押すと、シ ャッタスイッチ12bを押したときにDRAM6に記憶 されている撮影画像データ及びフラッシュメモリ7a記 憶されている背景画像データが表示回路9によって合成 され、その合成画像データが、メモリコントローラ5、 バス16及び外部インターフェース11を通じて、外部 記憶手段(フラッシュメモリ)13に供給されて記憶さ れる。

[0013]

【発明が解決しようとする課題】かかる従来例のデジタ

リ7 a に記憶し得る背景画像データの数に限りがあるため、あまり多くの背景画像データを利用することができなかった。

【0014】かかる点に鑑み、第1の本発明は、撮影画像データと背景画像データとを合成することのできるデジタルカメラ装置において、従来例と比べて、より多くの背景画像データを利用することのできるものを提案しようとするものである。

【0015】又、第2の本発明は、撮影画像データと背景画像データとを合成することのできるデジタルカメラ 10 装置において、カメラ本体の背景画像データ記憶手段のみならず、カメラ本体に着脱自在に装着され、撮影画像データ又は背景画像データと撮影画像データとの合成画像データが記憶される外部記憶手段にも、背景画像データを記憶することによって、従来例と比べて、より多くの背景画像データを利用することができると共に、その背景画像データを利用することができると共に、その背景画像データとは背景画像データと撮影画像データとの合成画像データを記憶するための記憶容量を制限するおそれのないものを提案しようとするものである。 20

【0016】更に、第3の本発明は、カメラ本体内に背景画像データ記憶手段が設けられていなくても、撮影画像データと背景画像データとを合成することのできるデジタルカメラ装置を提案しようとするものである。

[0017]

【課題を解決するための手段】第1の本発明によるデジ タルカメラ装置は、被写体像を電気信号に変換する撮像 素子、その撮像素子よりの電気信号から撮影画像データ を生成する画像処理手段、その画像処理手段によって生 成された撮影画像データを一時的に記憶する撮影画像デ 30 ータ記憶手段及び1若しくは複数の第1の背景画像デー タを記憶する背景画像データ記憶手段を備えるカメラ本 体と、そのカメラ本体に着脱自在に装着され、1若しく は複数の第2の背景画像データを記憶すると共に、撮影 画像データ記憶手段に記憶されている撮影画像データ又 は1若しくは複数の第1の背景画像データ及び1若しく は複数の第2の背景画像データのうちから選択された背 景画像データと撮影画像データ記憶手段に記憶されてい る撮影画像データとの合成画像データが記憶される外部 記憶手段と、カメラ本体自体に又はその外部に設けら れ、撮影画像データ記憶手段に記憶されている撮影画像 データの画像又は1若しくは複数の第1の背景画像デー タ及び1若しくは複数の第2の背景画像データのうちか ら選択された背景画像データと撮影画像データ記憶手段 に記憶されている撮影画像データとの合成画像データの 画像を表示する表示手段とを有するものである。

【0018】かかる第1の本発明によれば、撮像素子によって、被写体像を電気信号に変換し、画像処理手段によって、その撮像素子よりの電気信号から撮影画像データを生成し、撮影画像データ記憶手段によって、画像処 50

理手段によって生成された撮影画像データを一時的に記 憶し、背景画像データ記憶手段によって、1若しくは複 数の第1の背景画像データを記憶し、カメラ本体に着脱 自在に装着された外部記憶手段によって、1 若しくは複 数の第2の背景画像データを記憶すると共に、撮影画像 データ記憶手段に記憶されている撮影画像データ又は1 若しくは複数の第1の背景画像データ及び1若しくは複 数の第2の背景画像データのうちから選択された背景画 像データと撮影画像データ記憶手段に記憶されている撮 影画像データとの合成画像データが記憶され、カメラ本 体自体に又はその外部に設けられた表示手段によって、 撮影画像データ記憶手段に記憶されている撮影画像デー タの画像又は1若しくは複数の第1の背景画像データ及 び1若しくは複数の第2の背景画像データのうちから選 択された背景画像データと撮影画像データ記憶手段に記 憶されている撮影画像データとの合成画像データの画像 を表示する。

[0019]

【発明の実施の形態】第1の本発明は、被写体像を電気 信号に変換する撮像素子、その撮像素子よりの電気信号 から撮影画像データを生成する画像処理手段、その画像 処理手段によって生成された撮影画像データを一時的に 記憶する撮影画像データ記憶手段及び1若しくは複数の 第1の背景画像データを記憶する背景画像データ記憶手 段を備えるカメラ本体と、そのカメラ本体に着脱自在に 装着され、1若しくは複数の第2の背景画像データを記 憶すると共に、撮影画像データ記憶手段に記憶されてい る撮影画像データ又は1若しくは複数の第1の背景画像 データ及び1若しくは複数の第2の背景画像データのう ちから選択された背景画像データと撮影画像データ記憶 手段に記憶されている撮影画像データとの合成画像デー タが記憶される外部記憶手段と、カメラ本体自体に又は その外部に設けられ、撮影画像データ記憶手段に記憶さ れている撮影画像データの画像又は1若しくは複数の第 1の背景画像データ及び1若しくは複数の第2の背景画 像データのうちから選択された背景画像データと撮影画 像データ記憶手段に記憶されている撮影画像データとの 合成画像データの画像を表示する表示手段とを有するデ ジタルカメラ装置である。

【0020】第2の本発明は、被写体像を電気信号に変換する撮像素子、その撮像素子よりの電気信号から撮影画像データを生成する画像処理手段、その画像処理手段によって生成された撮影画像データを一時的に記憶する第1の画像データ記憶手段、1若しくは複数の第1の背景画像データを記憶する背景画像データ記憶手段及び画像データを一時的に記憶する第2の画像データ記憶手段を備えるカメラ本体と、そのカメラ本体に着脱自在に装着され、第2の画像データ記憶手段に転送される1若しくは複数の第2の背景画像データを記憶すると共に、撮影画像データ記憶手段に記憶されている撮影画像データ

又は1若しくは複数の第1の背景画像データ及び1若し くは複数の第2の背景画像データのうちから選択された 背景画像データと撮影画像データ記憶手段に記憶されて いる撮影画像データとの合成画像データが記憶される外 部記憶手段と、カメラ本体自体に又はその外部に設けら れ、撮影画像データ記憶手段に記憶されている撮影画像 データの画像又は1若しくは複数の第1の背景画像デー タ及び1若しくは複数の第2の背景画像データのうちか ら選択された背景画像データと撮影画像データ記憶手段 に記憶されている撮影画像データとの合成画像データの 10 画像を表示する表示手段とを有するデジタルカメラ装置 である。

【0021】第3の本発明は、被写体像を電気信号に変 換する撮像素子、その撮像素子よりの電気信号から撮影 画像データを生成する画像処理手段及びその画像処理手 段によって生成された撮影画像データを一時的に記憶す る撮影画像データ記憶手段を備えるカメラ本体と、その カメラ本体に着脱自在に装着され、1若しくは複数の背 景画像データを記憶すると共に、撮影画像データ記憶手 段に記憶されている撮影画像データ又は1若しくは複数 20 の背景画像データから選択された背景画像データと撮影 画像データ記憶手段に記憶されている撮影画像データと の合成画像データが記憶される外部記憶手段と、カメラ 本体自体に又はその外部に設けられ、撮影画像データ記 憶手段に記憶されている撮影画像データの画像又は1若 しくは複数の背景画像データのうちから選択された背景 画像データと撮影画像データ記憶手段に記憶されている 撮影画像データとの合成画像データの画像を表示する表 示手段とを有するデジタルカメラ装置である。

【0022】 (発明の実施の形態の具体例)以下に、図 30 1を参照して、本発明の実施の形態の一具体例のデジタ ルカメラ装置を説明する。尚、図1において、図5と対 応する部分には、同一符号を付してある。この図1にお いて、図5と異なるところは、外部記憶手段(フラッシ ュメモリ) 13にも、1又は複数の背景画像データを記 憶する点である。

【0023】DCはカメラ本体を示し、DCaはカメラ 本体DCのケースを示す。1はレンズ、2はCCD(電 荷結合素子) 撮像素子で、被写体よりの光をレンズ1に よって集束して、CCD撮像素子2の撮像面上に焦点を 40 結ばせて、その撮像面上に被写体像を形成する。 3 はカ メラコントローラで、CCD撮像素子2を制御すると共 に、CCD撮像素子2からの、被写体像に基づく電気信 号をバス16に供給する。4は画像処理用DSP(デジ タルシグナルプロセッサ)で、バス16を介して、カメ ラコントローラ3から供給された電気信号の補正処理を 行って、画像データを生成して、その画像データをバス 16に供給する。

【0024】5はメモリコントローラ、6は画像データ

クセスメモリ)で、DRAM6へのパス16からのデー タの書込み及びDRAM6からのデータの読出し(読出 されたデータはバス16に供給される)が、メモリコン トローラ5によって制御される。7 a はフラッシュメモ リで、マスク撮影のための、1又は複数の背景画像デー タが記憶されている。

【0025】8はCPU (中央処理装置)で、バス16 を介して、カメラ本体DCの各部及び後述する外部記憶 手段(フラッシュメモリ)13を制御する。9は表示回 路、10は液晶パネルで、表示回路9に供給される画像 データに基づいて、液晶パネル10を駆動して、その画 像データの画像を液晶パネル10に表示させる。11は 外部インターフェースで、CPU8と、操作スイッチ類 12及び外部記憶手段(フラッシュメモリ)13との間 で、情報の交換を行う。

【0026】13は、例えば、フラッシュメモリからな る外部記憶手段で、そのケース13aが、カメラ本体D CのケースDCaに設けられた外部記憶手段収納部17 内に着脱自在に装着されて、外部インターフェース11 及びバス16を通じて、CPU8に接続される。この外 部記憶手段13にも、1又は複数の背景画像データが記 憶される。この外部記憶手段13には、パーソナルコン ピュータによって、特定の拡張子、例えば、**** ***. mskを持つDOS FATファイルとして、 1又は複数の背景画像データを記憶する。

【0027】15は一次電池、二次電池等からなる電源 で、そのケース 15 a が、カメラ本体 DCのケース DC aに設けられた電源収納部18に着脱自在に装着され て、電源回路14に接続される。電源回路14は、バス 16に接続されており、電源15から直流電圧に基づい て、安定した所定の電圧の直流電圧を出力して、カメラ 本体DCの各部に供給する。

【0028】次に、とのデジタルカメラ装置の動作を説 明する。先ず、通常撮影の場合の動作を説明する。図6 のパワーオンオフスイッチ12aをオンにした後に、図 6の背景画像データ切換えスイッチ12dを押して、背 景なし(通常撮影)を選択する。又、フラッシュメモリ 7a及び外部記憶手段13に、何も記憶されていない場 合は、背景画像データ切換えスイッチ12dの押圧に拘 らず、通常撮影となる。レンズ1を被写体に向けると、 レンズ1からの入射光が、カメラコントローラ3によっ て制御されるCCD撮像素子2の撮像面上に焦点を結 び、その撮像面上に被写体像が形成される。CCD撮像 素子2では、その被写体像が電気信号に変換され、その 電気信号はカメラコントローラ3及びバス16を通じ て、画像処理用DSP4に供給されて補正処理が行われ て撮影画像データが生成される。画像処理用DSP4か らの撮影画像データは、バス16及びメモリコントロー ラ5を通じて、そのメモリコントローラ5によって制御 を一時的に記憶するDRAM(ダイナミックランダムア 50 されるDRAM6に1時的に記憶される。DRAM6に トロ ル1

記憶された撮影画像データは読出され、メモリコントローラ5、バス16及び表示回路9を通じて液晶パネル10に供給されて、その被写体の画像が表示される。

【0029】ユーザは液晶パネル10に表示される被写体の画像を見ながら、図6のシャッタスイッチ12bを押すと、シャッタスイッチ12bが押されたときにDRAM6に記憶されている画像データが読出されて、メモリコントローラ5、バス16及び外部インターフェース11を通じて、外部記憶手段13の空き領域に記憶される。

【0030】次に、マスク撮影の場合の動作を説明す る。先ず、図6のパワーオンオフスイッチ12aをオン にする。外部記憶手段としてのフラッシュメモリ13 は、N(=1、2、3、………) 個の背景画像データ を記憶している。フラッシュメモリ7aは、M(=1、 2、3、………)個の背景画像データを記憶してい る。その背景画像データは、例えば、図7bに示すよう な背景画像のデータである。背景画像データ切換えスイ ッチ(押釦スイッチ)12 dを押すと、その度に、図2 Bに示すように、背景なし(通常撮影)及びN個の背景 20 画像データ1、2、3、………、N、N+1、N+ 2、……、N+Mと、N+M個の背景画像データか ら、1個の背景画像データが切換えられる。そとで、N + M個の背景画像データの内の1つを選択する。レンズ 1を被写体に向けると、DRAM6から読出された画像 データ (その撮影画像を図7aに示す)と、外部記憶手 段13及びフラッシュメモリ7aから読出された背景デ ータ(その背景画像を図7bに示す)とが、表示回路9 において合成され、その表示回路9の駆動によって、液 晶パネル10に図7cに示す合成画像が表示される。 【0031】画像データ及び背景データの各1画面分 を、例えば、1600×1200ドットで構成するもの とする。1ドットは赤、緑及び青の3色素から構成さ れ、それぞれ輝度レベルとして、デジタル値00h~F Fh(但し、hは16進を表す)を取るものとする。R =00h、G=00h、B=00hのとき、そのドット を透明色と定義する。表示回路9において、例えば、図 7 b の半楕円を境界線とし、DRAM6に記憶されてい る撮像画像aの画像データでは、境界線の外側の部分の ドットを、R=00h、G=00h、B=00hに置換 40 し、外部記憶手段13又はフラッシュメモリ7aに記憶 されている選択された背景画像bの画像データでは、境 界線の内側の部分のドットを、R=00h、G=00 h、B=00hに置換して、これら撮影画像データ及び 背景画像データが合成される。その合成画像データの合 成画像は、例えば、図7cに示す如くなる。この合成画

【0032】ユーザは液晶パネル10に表示される合成 ャッタスイッチ12bを押したときにDRAM6に記憶画像を見ながら、シャッタスイッチ12bを押すと、シ 50 されている撮影画像データ及び外部記憶手段13又はフ

像データは、液晶パネル10に供給されて、その合成画

像が表示される。

ャッタスイッチ12bを押したときにDRAM6に記憶されている撮影画像データ及び外部記憶手段13又はフラッシュメモリ7a記憶されている背景画像データの表示回路9によって合成された合成画像データが、メモリコントローラ5、バス16及び外部インターフェース11を通じて、外部記憶手段13の空き領域に記憶される。

10

【0033】次に、図3を参照して、本発明の実施の形態の他の具体例のデジタルカメラ装置を説明するも、図1と対応する部分には同一符号を付して、重複説明を省略する。図3の具体例において、図1の具体例と異なるところは、カメラ本体DC内に、画像データを一時記憶するためのDRAM7bを設けて、バス16に接続した点である。

【0034】図1の具体例と同様に、フラッシュメモリからなる外部記憶手段13には、1又は複数の背景画像データが記憶されている。そして、この外部記憶手段13のケース13aが、カメラ本体DCのケースDCaの外部記憶手段収納部17に収納されると、CPU8の制御によって、外部記憶手段13に記憶されている1又は複数の背景画像データが、DRAM7bに転送されると共に、外部記憶手段13に記憶されている1又は複数の背景画像データが消去される。

【0035】次に、このデジタルカメラ装置の動作を説 明する。先ず、通常撮影の場合の動作は、図1の具体例 の場合と同様なので、その説明を省略する。次に、マス ク撮影の場合の動作を説明する。先ず、図6のパワーオ ンオフスイッチ12aをオンにする。DRAM7bは、 外部記憶手段としてのフラッシュメモリ13から転送さ 30 れたN(=1、2、3、………)個の背景画像データ を記憶している。フラッシュメモリ7aは、M(=1、 2、3、………) 個の背景画像データを記憶してい る。その背景画像データは、例えば、図7 b に示すよう な背景画像のデータである。背景画像データ切換えスイ ッチ(押釦スイッチ)12dを押すと、図2Bに示すよ うに、背景なし(通常撮影)及びN個の背景画像データ 1, 2, 3,, N, N+1, N+2, …、N+Mと、N+M個の背景画像データが画像データ が切換えられる。そとで、N+M個の背景画像データの 内の1つを選択する。レンズ1を被写体に向けると、D RAM6から読出された画像データ(その撮影画像を図 7aに示す)と、外部記憶手段13及びフラッシュメモ リ7aから読出された背景データ(その背景画像を図7 bに示す)とが、表示回路9によって合成され、その表 示回路9の駆動によって、液晶パネル10に図7 cに示 す合成画像が表示される。

【0036】ユーザは液晶パネル10に表示される合成 画像を見ながら、シャッタスイッチ12bを押すと、シャッタスイッチ12bを押したときにDRAM6に記憶 されている撮影画像データ及び外部記憶手段13又はフ

ラッシュメモリ7a記憶されている背景画像データが表示回路9によって合成される。その合成画像データは、メモリコントローラ5、バス16及び外部インターフェース11を通じて、外部記憶手段13に記憶される。【0037】尚、DRAM7bに記憶されている1若しくは複数の背景画像データは、操作スイッチ類12の一部に設けた消去スイッチを操作することによって、消去することができる。

11

【0038】この図3の具体例では、当初外部記憶手段 13に記憶されていた1若しくは複数の背景画像データ 10 は、DRAM7bに転送されるので、フラッシュメモリ 7aに記憶されている撮影画像データ又は背景画像データと撮影画像データとの合成画像データを記憶するため の容量が制限されることはない。

【0039】次に、図4を参照して、本発明の実施の形態の更に他の具体例のデジタルカメラ装置を説明するも、図1と対応する部分には同一符号を付して、重複説明を省略する。図4の具体例において、図1の具体例と異なるところは、フラッシュメモリ7aが設けられていない点である。

【0040】次に、このデジタルカメラ装置の動作を説 明する。通常撮影の場合の動作は、図1の具体例の場合 と同様なので、その説明を省略する。次に、マスク撮影 の場合の動作を説明する。 先ず、 図6 のパワーオンオフ スイッチ12aをオンにする。外部記憶手段としてのフ ラッシュメモリ13は、N (= 1、2、3、………) 個の背景画像データを記憶している。その背景画像デー タは、例えば、図7 b に示すような背景画像のデータで ある。背景画像データ切換えスイッチ (押釦スイッチ) 12 dを押すと、その度に、図2 Cに示すように、背景 30 なし(通常撮影)及び、M個の背景画像データ1、2、 3、………、Mが切換えられる。そこで、M個の背景 画像データの内の1つを選択する。レンズ1を被写体に 向けると、DRAM6から読出された画像データ(その 撮影画像を図7aに示す)と、外部記憶手段13から読 出された背景データ(その背景画像を図7 b に示す)と が、表示回路9によって合成され、その表示回路9の駆 動によって、液晶パネル10に図7cに示す合成画像が 表示される。

【0041】ユーザは液晶パネル10に表示される合成 40 画像を見ながら、シャッタスイッチ12bを押すと、シャッタスイッチ12bを押したときにDRAM6に記憶されている撮影画像データ及び外部記憶手段13に記憶されている背景画像データが表示回路9によって合成される。その合成画像データは、メモリコントローラ5、バス16及び外部インターフェース11を通じて、外部記憶手段13の空き領域に記憶される。

[0042]

【発明の効果】第1の本発明によれば、被写体像を電気 信号に変換する撮像素子、その撮像素子よりの電気信号 50

から撮影画像データを生成する画像処理手段、その画像 処理手段によって生成された撮影画像データを一時的に 記憶する撮影画像データ記憶手段及び1若しくは複数の 第1の背景画像データを記憶する背景画像データ記憶手 段を備えるカメラ本体と、そのカメラ本体に着脱自在に 装着され、1若しくは複数の第2の背景画像データを記 憶すると共に、撮影画像データ記憶手段に記憶されてい る撮影画像データ又は1若しくは複数の第1の背景画像 データ及び1若しくは複数の第2の背景画像データのう ちから選択された背景画像データと撮影画像データ記憶 手段に記憶されている撮影画像データとの合成画像デー タが記憶される外部記憶手段と、カメラ本体自体に又は その外部に設けられ、撮影画像データ記憶手段に記憶さ れている撮影画像データの画像又は1若しくは複数の第 1の背景画像データ及び1若しくは複数の第2の背景画 像データのうちから選択された背景画像データと撮影画 像データ記憶手段に記憶されている撮影画像データとの 合成画像データの画像を表示する表示手段とを有するの で、従来例と比べて、より多くの背景画像データを利用 することのできるデジタルカメラ装置を得ることができ る。

【0043】第2の本発明によれば、被写体像を電気信 号に変換する撮像素子、その撮像素子よりの電気信号か ら撮影画像データを生成する画像処理手段、その画像処 理手段によって生成された撮影画像データを一時的に記 憶する第1の画像データ記憶手段、1若しくは複数の第 1の背景画像データを記憶する背景画像データ記憶手段 及び画像データを一時的に記憶する第2の画像データ記 憶手段を備えるカメラ本体と、そのカメラ本体に着脱自 在に装着され、第2の画像データ記憶手段に転送される 1若しくは複数の第2の背景画像データを記憶すると共 に、撮影画像データ記憶手段に記憶されている撮影画像 データ又は1若しくは複数の第1の背景画像データ及び 1若しくは複数の第2の背景画像データのうちから選択 された背景画像データと撮影画像データ記憶手段に記憶 されている撮影画像データとの合成画像データが記憶さ れる外部記憶手段と、カメラ本体自体に又はその外部に 設けられ、撮影画像データ記憶手段に記憶されている撮 影画像データの画像又は1若しくは複数の第1の背景画 像データ及び1若しくは複数の第2の背景画像データの うちから選択された背景画像データと撮影画像データ記 憶手段に記憶されている撮影画像データとの合成画像デ ータの画像を表示する表示手段とを有するので、カメラ 本体の背景画像データ記憶手段のみならず、カメラ本体 に着脱自在に装着され、撮影画像データ又は背景画像デ ータと撮影画像データとの合成画像データが記憶される 外部記憶手段にも、背景画像データを記憶することによ って、従来例と比べて、より多くの背景画像データを利 用することができると共に、その背景画像データによっ て、外部記憶手段における撮影画像データ又は背景画像

データと撮影画像データとの合成画像データを記憶する ための記憶容量を制限するおそれのないデジタルカメラ 装置を得ることができる。

【0044】第3の本発明によれば、被写体像を電気信 号に変換する撮像素子、その撮像素子よりの電気信号か ら撮影画像データを生成する画像処理手段及びその画像 処理手段によって生成された撮影画像データを一時的に 記憶する撮影画像データ記憶手段を備えるカメラ本体 と、そのカメラ本体に着脱自在に装着され、1若しくは 複数の背景画像データを記憶すると共に、撮影画像デー 10 タ記憶手段に記憶されている撮影画像データ又は1若し くは複数の背景画像データから選択された背景画像デー タと撮影画像データ記憶手段に記憶されている撮影画像 データとの合成画像データが記憶される外部記憶手段 と、カメラ本体自体に又はその外部に設けられ、撮影画 像データ記憶手段に記憶されている撮影画像データの画 像又は1若しくは複数の背景画像データのうちから選択 された背景画像データと撮影画像データ記憶手段に記憶 されている撮影画像データとの合成画像データの画像を 表示する表示手段とを有するので、カメラ本体内に背景 20 画像データ記憶手段が設けられていなくても、撮影画像 データと背景画像データとを合成することのできるデジ タルカメラ装置を得ることができる。

【図面の簡単な説明】

【図1】本発明の実施の形態の一具体例のデジタルカメラ装置の回路を示すブロック線図である。

【図2】A 従来例のデジタルカメラ装置による背景画*

* 像データの選択方法を示すフローチャートである。

B 本発明の実施の形態の具体例のデジタルカメラ装置 による背景画像データの選択方法を示すフローチャート である。

C 本発明の実施の形態の他の具体例のデジタルカメラ 装置による背景画像データの選択方法を示すフローチャ ートである。

【図3】本発明の実施の形態の他の具体例のデジタルカメラ装置の回路を示すブロック線図である。

【図4】本発明の実施の形態の更に他の具体例のデジタルカメラ装置の回路を示すブロック線図である。

【図5】従来例のデジタルカメラ装置の回路を示すブロック線図である。

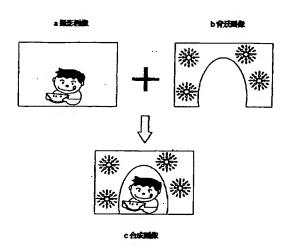
【図6】A デジタルカメラ装置の外観を示す正面的斜 視図である。

B デジタルカメラ装置の外観を示す背面的斜視図であ

【図7】マスク撮影の説明図である。 【符号の説明】

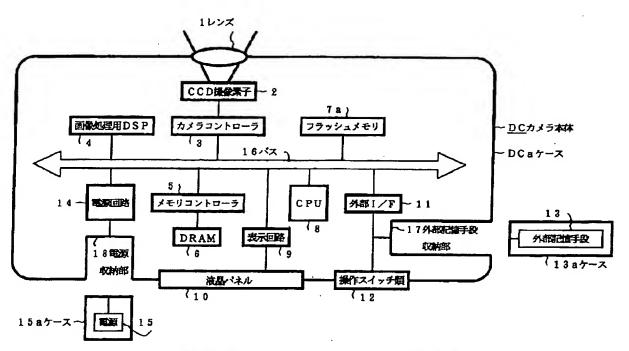
DC カメラ本体、DCa ケース、1 レンズ、2 CCD撮像素子、3カメラコントローラ、4 画像処理 用DSP、5 メモリコントローラ、6 DRAM、7 a フラッシュメモリ、8 CPU、9 表示回路、1 0 液晶パネル、11 外部インターフェース、12 操作スイッチ類、13 外部記憶手段、13a ケース、15 電源、15a ケース、17 外部記憶手段 収納部、18 電源収納部。

【図7】



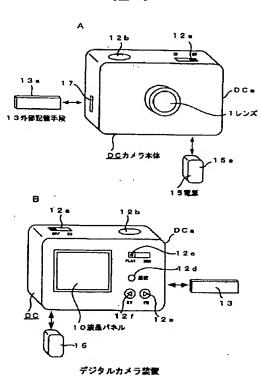
マスク接影の範囲

【図1】

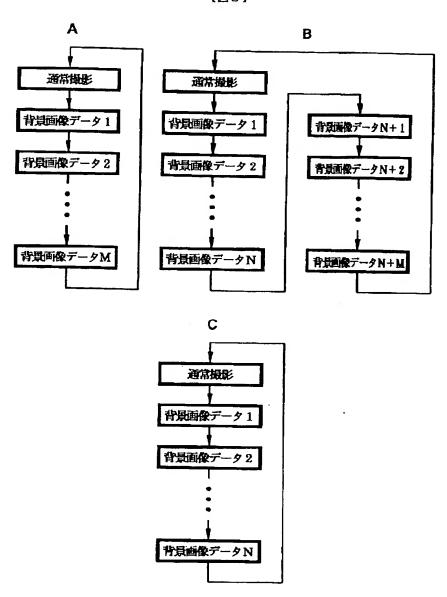


具体例のデジタルカメラ装置

【図6】

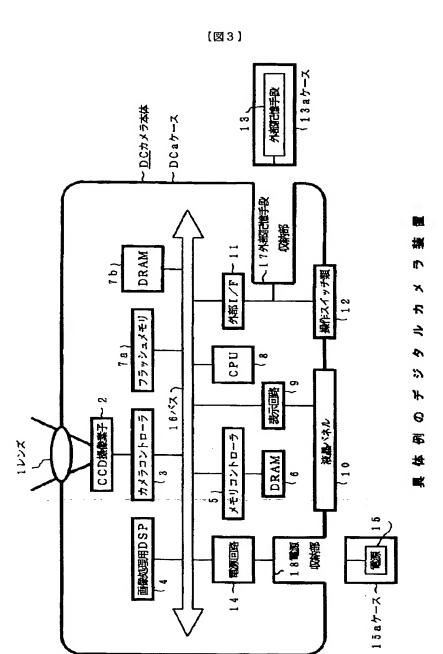


【図2】



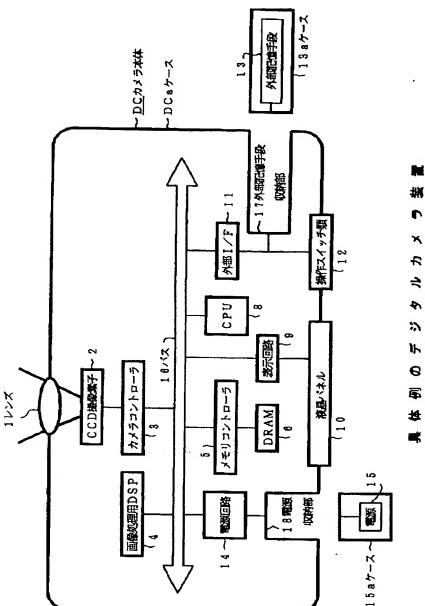
背景パターンの選択方法

. }



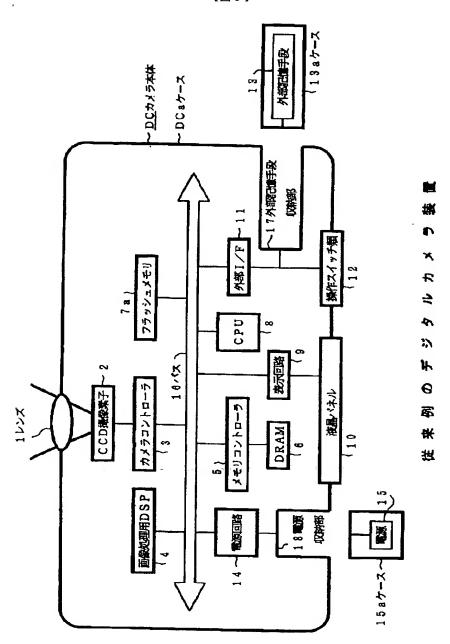
,)

【図4】



.

【図5】



,